

# KiCad. Пошаговое руководство

Copyright © 2006, David Jahshan, [kicad@iridec.com.au](mailto:kicad@iridec.com.au)

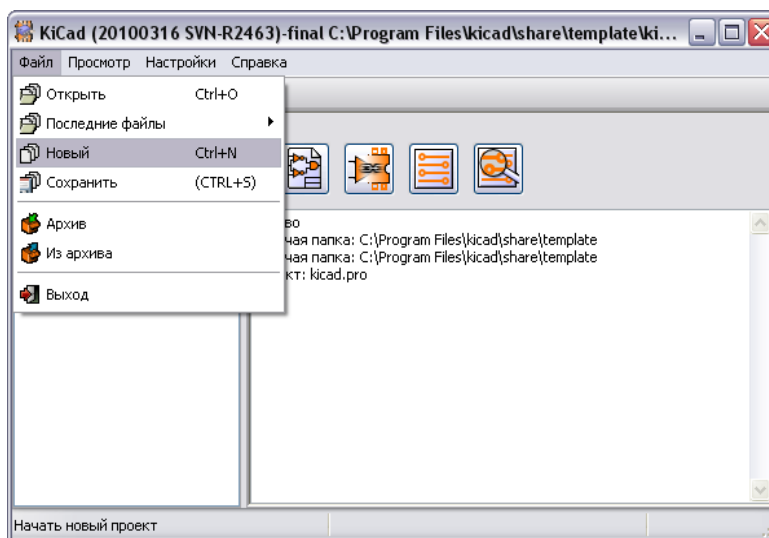
Copyright © 2010, Викулов Ю.Н., [boxforvik@mail.ru](mailto:boxforvik@mail.ru)

**KiCad** – это интегрированный, кросс-платформенный (для Linux и Windows) комплекс программ (КП) в исходных кодах и со свободной лицензией типа GPL, предназначенный для разработки электрических схем и автоматизированной разводки печатных плат (schematic circuit capture и PCB layout).

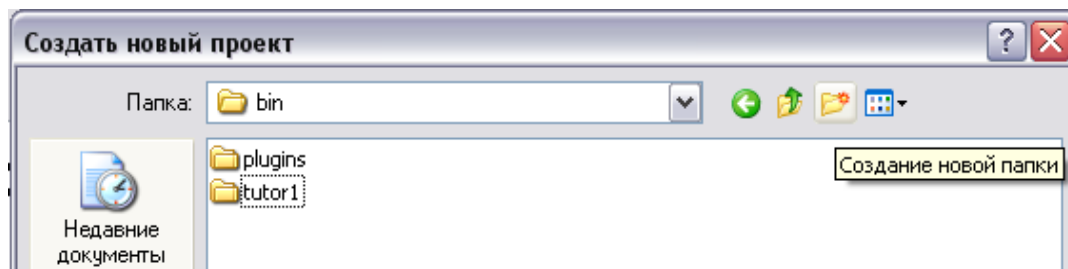
Перед началом сеанса проектирования необходимо выполнить установку КП KiCAD на ПЭВМ. В данном руководстве предполагается, что KiCad установлен в директорию <C:\Program Files\Kicad>. Оригинальную интернациональную сборку Вы можете загрузить с Интернет-сайта <http://iut-tice.ujf-grenoble.fr/kicad/>. Русскую сборку для Linux или Windows XP можно загрузить с <ftp://ftp.ntcsm.ru/pub/kicad/svn/>. Инструкции по инсталляции доступны в файле /doc/Install.txt.

Типовой сквозной сеанс проектирования от разработки электрической схемы до выпуска файлов для технологического оборудования включает с ЧПУ следующий набор шагов:

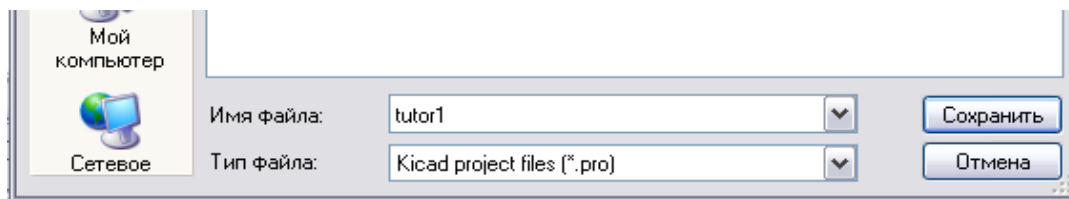
1. Запустите программу-менеджер kicad (в операционной системе Windows – это программа kicad.exe).
2. Теперь вы в основном окне КП KiCAD.
3. Создайте новый проект по команде **Файл / Новый**.



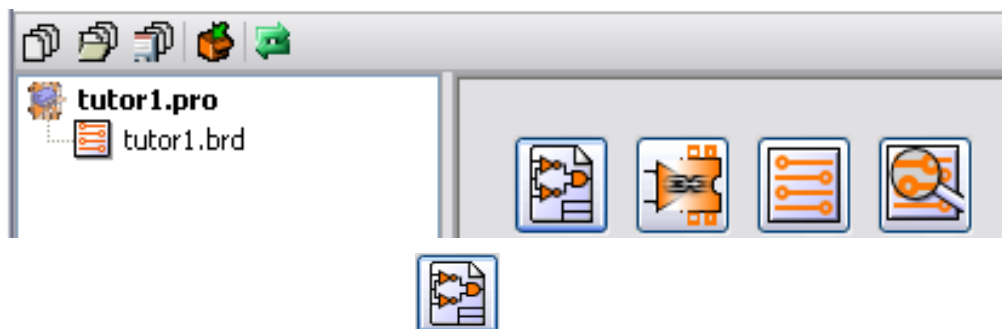
4. Щелкните по иконке **Создание новой папки** и назовите новую папку **tutor1**.



5. Откройте новую папку двойным щелчком по ней.
6. Введите имя проекта в строку **Имя файла**, в этом руководстве мы назовем проект также **tutor1**.

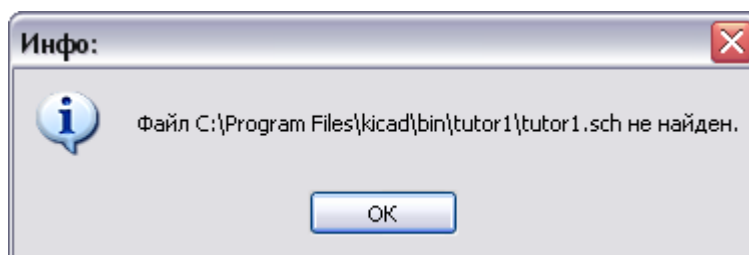


7. Щелкните по кнопке **Сохранить**. Вы увидите, что имя проекта изменилось на **tutor1**.



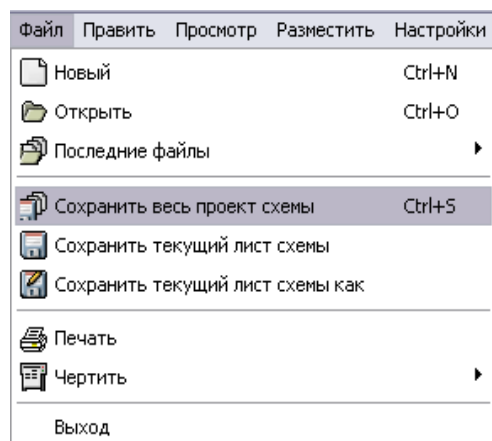
8. Дважды щелкните по кнопке

9. Появится окно **Инфо**, показывая вам, что это новый проект. Щелкните по кнопке **ОК**.

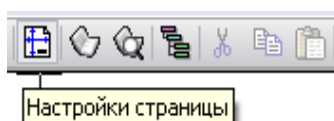


10. Теперь вы в окне редактора схем EESchema. Это окно используется для ввода схемы.

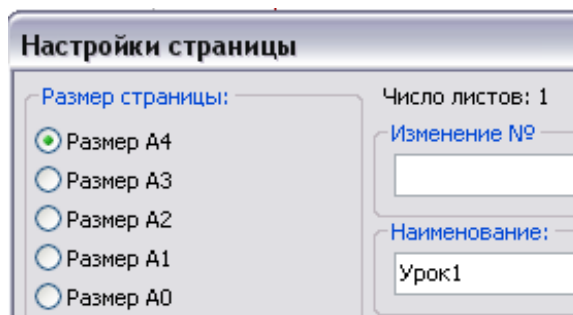
11. Вначале следует сохранить проект схемы: **Файл / Сохранить весь проект схемы**.



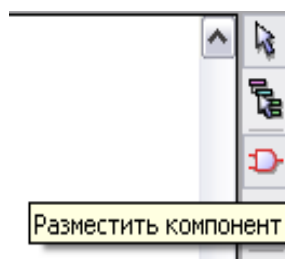
12. Щелкните по клавише **Настройки страницы** в верхней части инструментальной панели.



13. Выберите **Размер страницы** как "A4" и **Наименование** как "Урок1".

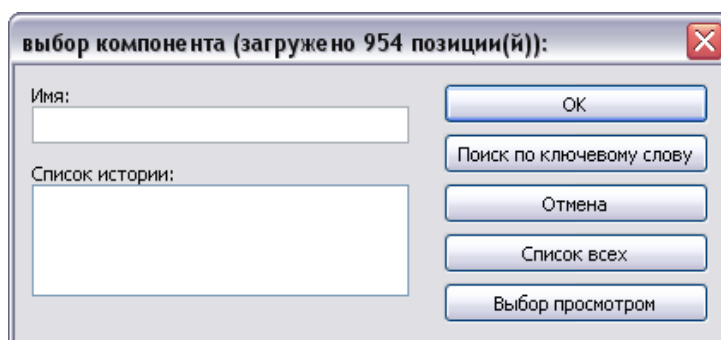


14. Щелкните по клавише **Разместить компонент**, которая находится на правой инструментальной панели.

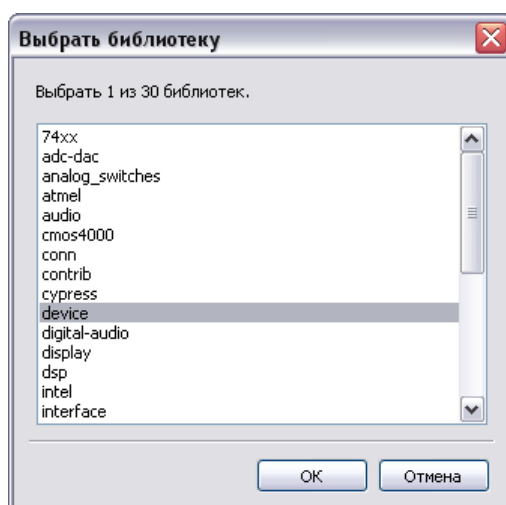


15. Щелкните в том месте экрана, где вы хотели бы разместить ваш первый компонент.

16. Появится окно «**выбор компонента**».

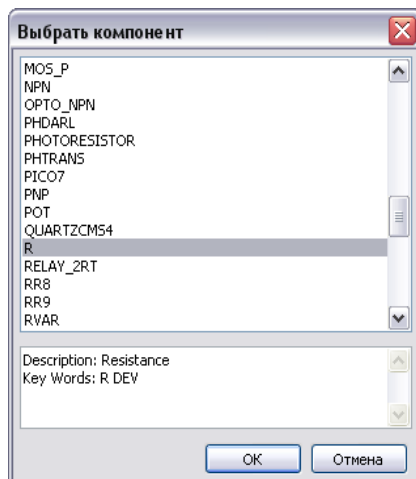


17. Щелкните по клавише **Список всех**. Появится окно **Выбрать библиотеку**.

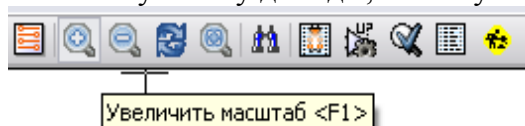


18. Дважды щелкните по имени “**device**”.

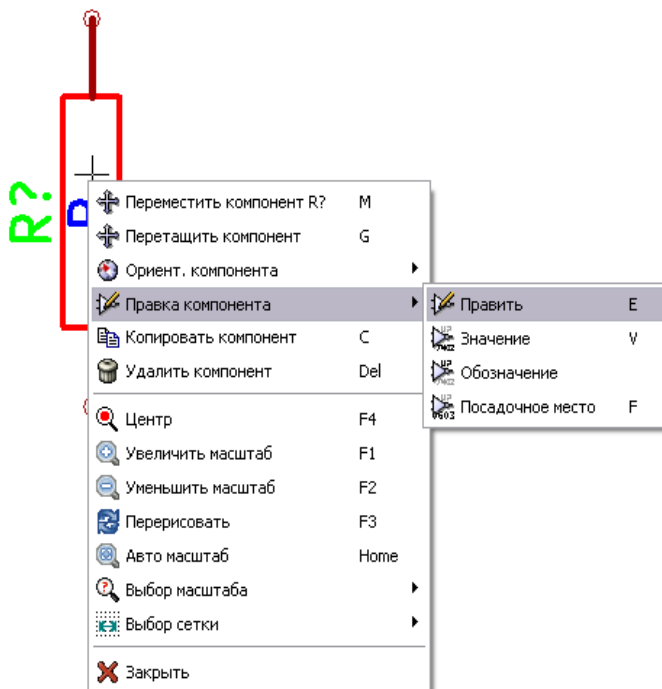
19. Появится окно **Выбор компонент**.



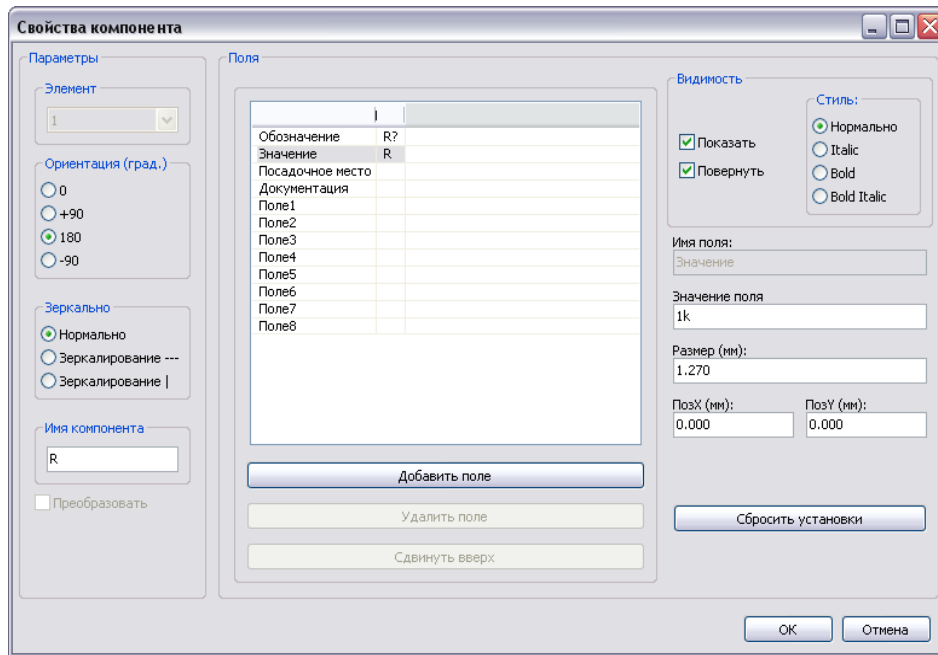
20. Переместитесь вниз и дважды щелкните по “R”.
21. Нажмите 'r' на клавиатуре. Заметьте, как поворачивается компонент.
22. Поместите компонент в рабочем пространстве, щелкнув левой клавишей мышки, в месте его желаемого расположения.
23. Щелкните по увеличительному стеклу дважды, чтобы увеличить компонент.



24. Щелкните правой клавишей мышки в середине компонента.



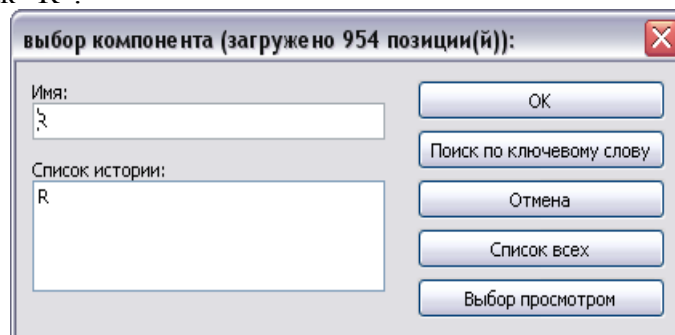
25. Выберите: “Правка компонента” -> “Править”.
26. Появится окно “Свойства компонента”.



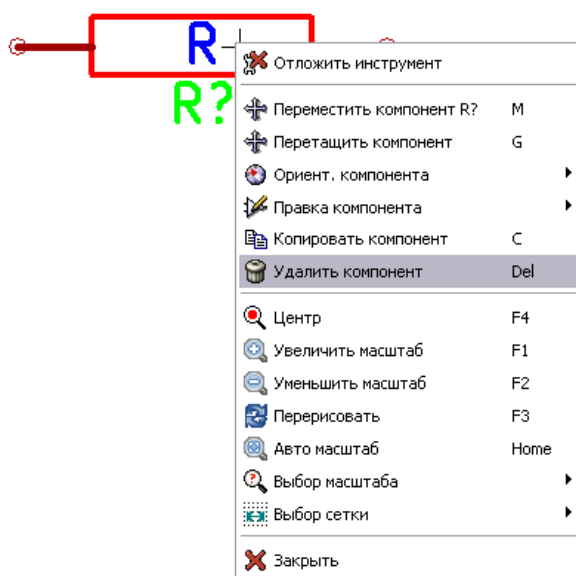
27. Выберите закладку “Значение”.
28. Замените текущее значение “R” на “1k”.
29. Щелкните **ОК**.



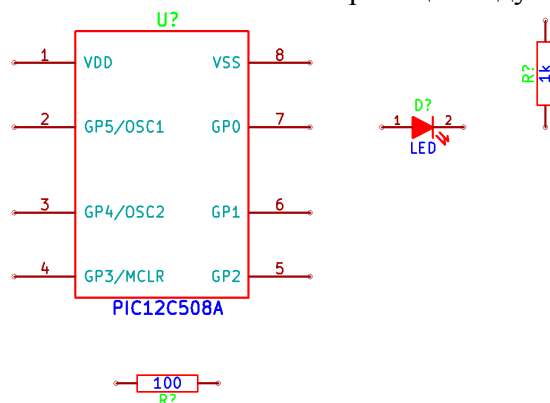
30. Значение внутри резистора будет теперь “1k”.
31. Поместите другой резистор, щелкнув в месте, где вы хотели бы его расположить.
32. Появится окно “**Выбор компонента:**”.
33. Резистор, который вы выбрали в прошлый раз, теперь появился в списке истории разработки, как “R”.



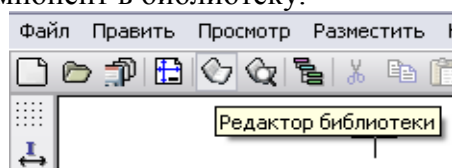
34. Щелкните по “R”.
35. Поместите резистор на страницу.
36. Повторите и поместите третий резистор на странице.
37. Щелкните правой клавишей мышки по второму резистору.



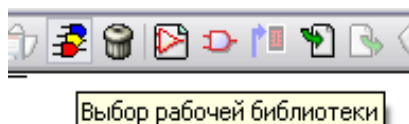
38. Щелкните по функции меню **Удалить компонент**. Этим компонент будет удален из схемы.
39. Щелкните правой клавишей мышки по третьему резистору. Выберите **Переместить компонент**.
40. Установите компонент на место щелчком левой клавиши.
41. Повторите шаги с 24 по 27 для третьего резистора, чтобы заменить “R” на “100”
42. Повторите шаги с 14 по 20, однако в этот раз выберите “microcontrollers” вместо “device” и “PIC12C508A” вместо “R”.
43. Нажмите 'y' и 'x' на клавиатуре. Отметьте, как компонент отражается по его x и y осям. Нажмите 'y' и 'x' вновь, чтобы вернуть его к первоначальной ориентации.
44. Разместите компонент на странице.
45. Повторите шаги с 14 по 20, однако в этот раз выбрав “device” и “LED”.
46. Организуйте расположение компонент на странице следующим образом:



47. Теперь мы добавим компонент в библиотеку.



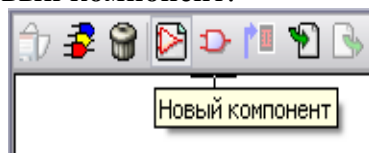
48. Щелкните по клавише **Редактор библиотеки** на верхней инструментальной панели.
49. При этом откроется окно **Редактор библиотеки компонентов**.



50. Щелкните по клавише **Выбор рабочей библиотеки**.

51. В окне **Выбрать библиотеку** щелкните по имени “conn”.

52. Щелкните по клавише **Новый компонент**.



53. Назовите новый элемент “MYCONN3”.

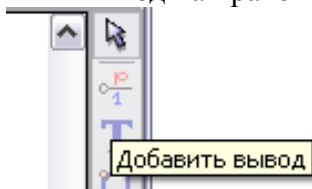
54. Впечатайте префикс, как “J”, а число частей - “1”.

55. Если появится предупреждение “есть преобразование чертежа” (has a convert drawing), щелкните “yes”.

56. Имя компонента появится в середине чертежа.

57. Щелкните дважды по увеличительному стеклу, чтобы увеличить изображение.

58. Щелкните по клавише **Добавить вывод** на правой инструментальной панели.

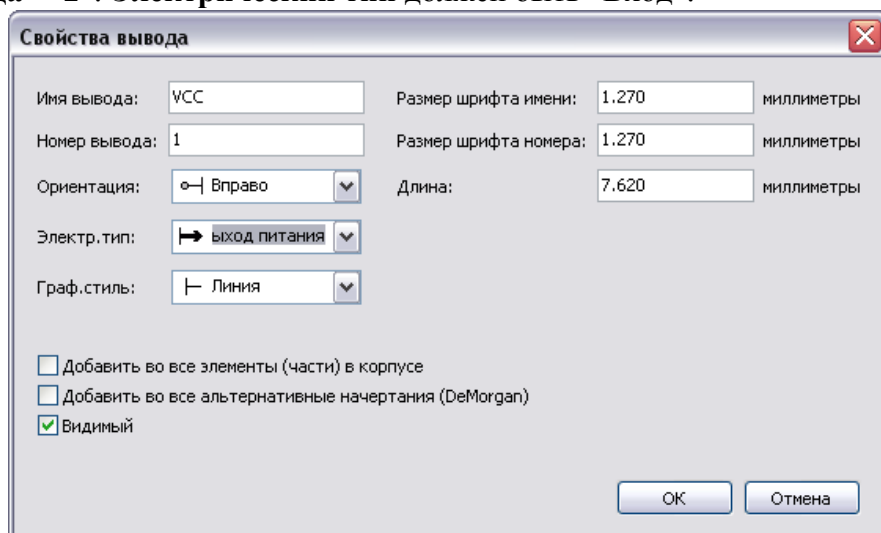


59. Щелкните левой клавишей мышки по месту будущего расположения вывода.

60. В диалоге **Свойства вывода** введите имя “VCC” и номер вывода “1”.

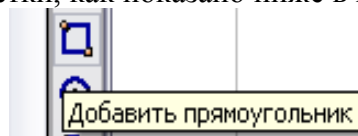
61. Выберите **Электрический тип** как “**Выход питания**”, затем щелкните по “ОК”. И, наконец, разместите вывод в том месте, где вы хотели бы его видеть.

62. Повторите шаги с 59 по 61, но в этот раз **Имя вывода** должно быть “INPUT”, а **Номер вывода** - “2”. **Электрический тип** должен быть “Вход”.

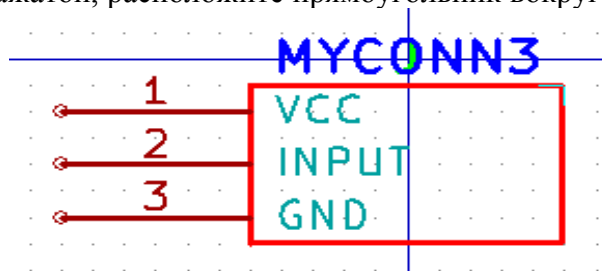


63. Повторите шаги с 59 по 61 для “Имя вывода”, которое должно быть “GND” и “Номер вывода” - “3”. “Электрический тип” - “Выход питания”.

64. Упорядочите выводы и метки, как показано ниже в шаге 65.



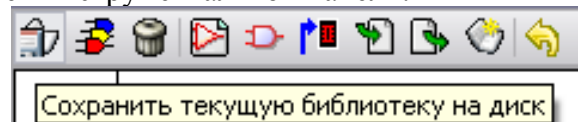
65. Щелкните по клавише **Добавить прямоугольник**. Щелчком левой клавиши и удержанием ее нажатой, расположите прямоугольник вокруг имен выводов.



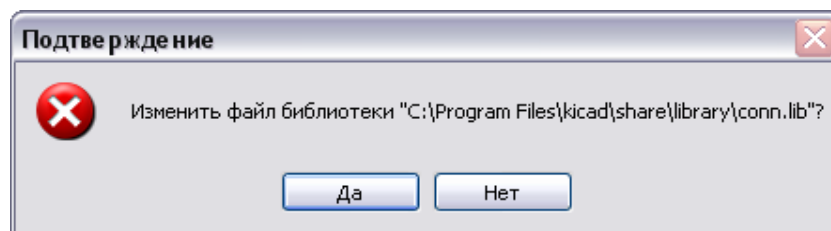
66. Щелкните по указанной кнопке **Сохранить текущий компонент в текущей библиотеке** на верхней инструментальной панели.



67. Щелкните по крайней левой кнопке **Сохранить текущую загруженную библиотеку на диске** на верхней инструментальной панели.



68. Щелкните “Да” в диалоге запроса подтверждения.

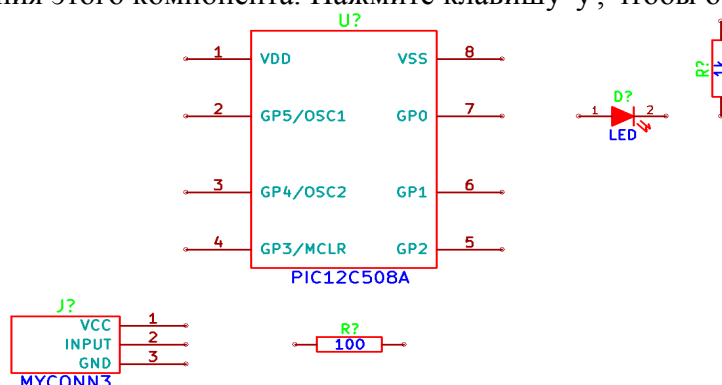


69. Теперь можно закрыть окно редактора библиотек.

70. Вернитесь в окно редактора схем “EeSchema”.

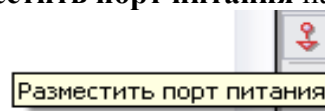
71. Повторите шаги с 14 по 20 для выбора “conn” и “MYCONN3”.

72. Появится вновь созданный вами элемент. Выберите место возле второго резистора для размещения этого компонента. Нажмите клавишу 'y', чтобы отразить его по оси y.



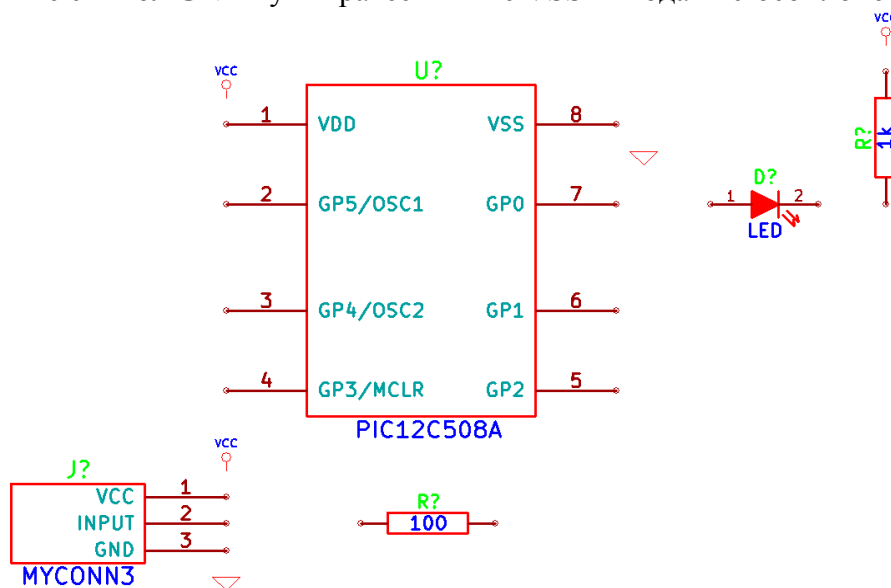
73. Под надписью “MYCONN3” появится идентификатор компонента “J?”. Щелкните правой клавишей мышки по нему и щелкните по функции **Переместить поле**. Разместите “J?” под выводами.

74. Щелкните по клавише **Разместить порт питания** на правой панели.

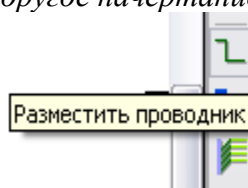




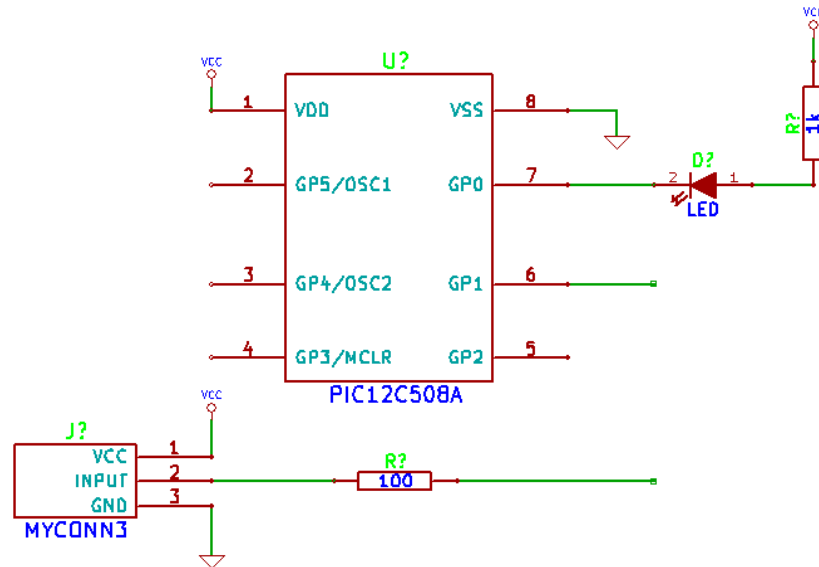
75. Щелкните над верхним выводом резистора 1k.
76. В окне «**выбор компонента**» щелкните по кнопке «**Список всех**».
77. Прокрутите список вниз до “VCC” в окне **Выбрать компонент** и выберите его.
78. Щелкните над выводом резистора 1k, чтобы разместить элемент.
79. Щелкните над выводом VDD компонента microcontroller.
80. В **истории выбора** выберите “VCC” и щелкните вновь у вывода VDD.
81. Повторите все вновь, и разместите вывод VCC над выводом VCC компонента “MYCONN3”.
82. Повторите шаги с 74 по 76, но в этот раз выберите GND.
83. Разместите вывод GND под выводом GND элемента “MYCONN3”.
84. Разместите символ GND чуть правее и ниже VSS вывода microcontroller.



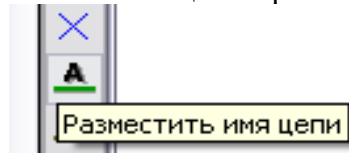
85. Щелкните по кнопке **Разместить проводник** правой панели.  
*\*\*Будьте осторожны, чтобы не нажать кнопку “Разместить шину”, которая расположена рядом, но имеет другое начертание\*\*.*



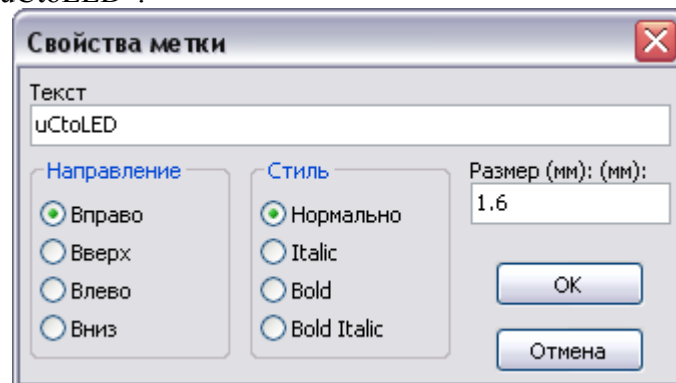
86. Щелкните левой клавишей мышки по маленькому кружочку на конце вывода 7 компонента схемы microcontroller, а затем по маленькому кружочку на втором выводе компонента LED.
87. Повторите этот процесс, чтобы соединить другие компоненты, как показано ниже.
88. Когда вы соединяете VCC и GND символы, проводник должен касаться нижней части символа питания VCC и середины верха символа «земли» GND.



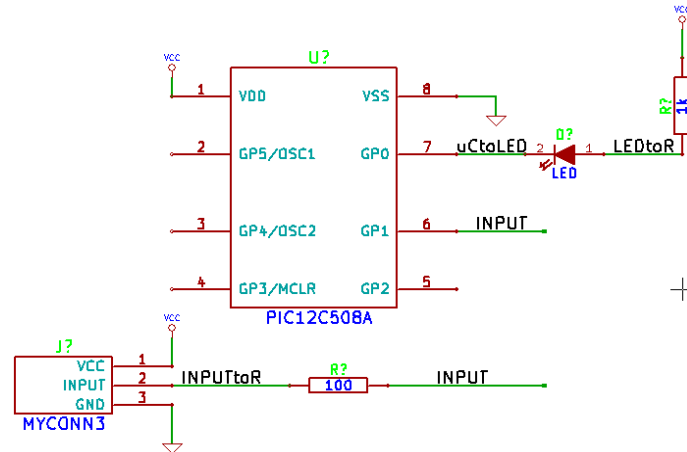
89. Промаркируйте электрические цепи введенной схемы (нанесите метки цепей), щелкнув по клавише **Разместить имя цепи** правой панели.



90. Щелкните в середине проводника между microcontroller и LED.  
91. Введите имя “uCtoLED”.

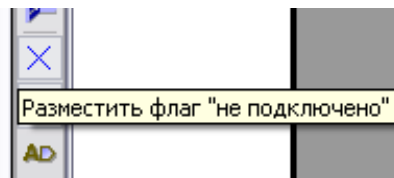


92. Щелкните около кружка (чуть правее) вывода 1 компонента LED, чтобы расположить имя цепи.  
93. Назовите проводник между резистором и LED как “LEDtoR”.  
94. Назовите проводник между “MYCONN3” и резистором “INPUTtoR”.  
95. Назовите проводник справа от резистора 100 как “INPUT”.  
96. Назовите проводник вывода 6 как “INPUT”. Таким образом, создается невидимая связь между двумя выводами, помеченными как “INPUT”. Применение меток - полезная техника при вычерчивании схемы, где полное проведение проводников может сделать чертеж плохо воспринимаемым.  
97. Вы не должны маркировать проводники для выводов VCC и GND, поскольку предполагается маркировка объектов питания, к которым они присоединены.



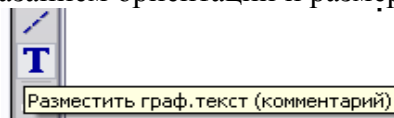
98. Программа выполняет проверку на наличие ошибок в схеме, поэтому любые проводники, которые не присоединены, могут вызывать предупреждения. Чтобы избежать этих предупреждений, вы можете проинструктировать программу, что не присоединенные проводники оставлены так преднамеренно.

99. Щелкните по клавише «Разместить флаг **не подключено**» на правой панели инструментов схемы.

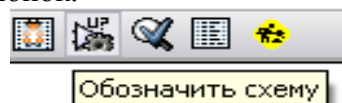


100. Щелкните по маленьким кружочкам на конце линий 2, 3, 4 и 5.

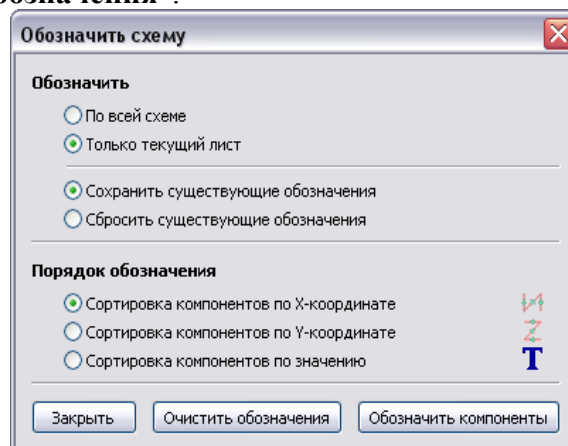
101. Для добавления комментария на схеме используйте кнопку **Разместить графический текст (комментарий)** на правой панели. Можете ввести что-то типа «Моя первая схема» с указанием ориентации и размера шрифта надписи.



102. Теперь компоненты схемы нуждаются в получении уникальных идентификаторов — позиционных обозначений. Чтобы это сделать щелкните по клавише аннотирования схемы в верхней панели кнопок.

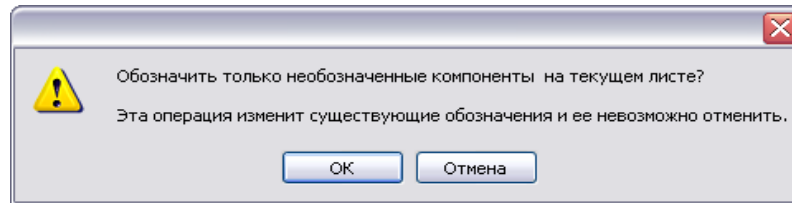


103. В окне **Обозначить схему** выберите опции «Только текущий лист» и «Сохранить существующие обозначения».



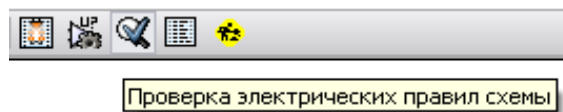
104.Щелкните по клавише **Обозначить компоненты**.

105.Щелкните по “ОК” предупреждающего сообщения.



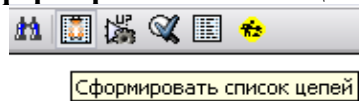
106.Заметьте, как все знаки “?” на компонентах были заменены числами. Каждый идентификатор уникален. В нашем примере “R1”, “R2”, “U1”, “D1” и “J1”.

107.Щелкните по клавише проверки правильности электрических соединений на верхней панели. Нажмите клавишу **Тест ERC**.



108.Этим будет создан отчет, информирующий вас о любых ошибках или предупреждениях, таких как не присоединенные проводники. Вы не должны получить ошибок и предупреждений (*0 Errors u 0 Warnings*). Небольшие зеленые стрелки появятся в местах ошибок, если они сделаны. Выберите опцию **Создать ERC отчет** и нажмите клавишу **Тест ERC** вновь, чтобы получить больше информации об ошибках (выполняется вывод отчета в егс-файл на диске).

109.Щелкните по клавише **Сформировать список цепей** на верхней панели.



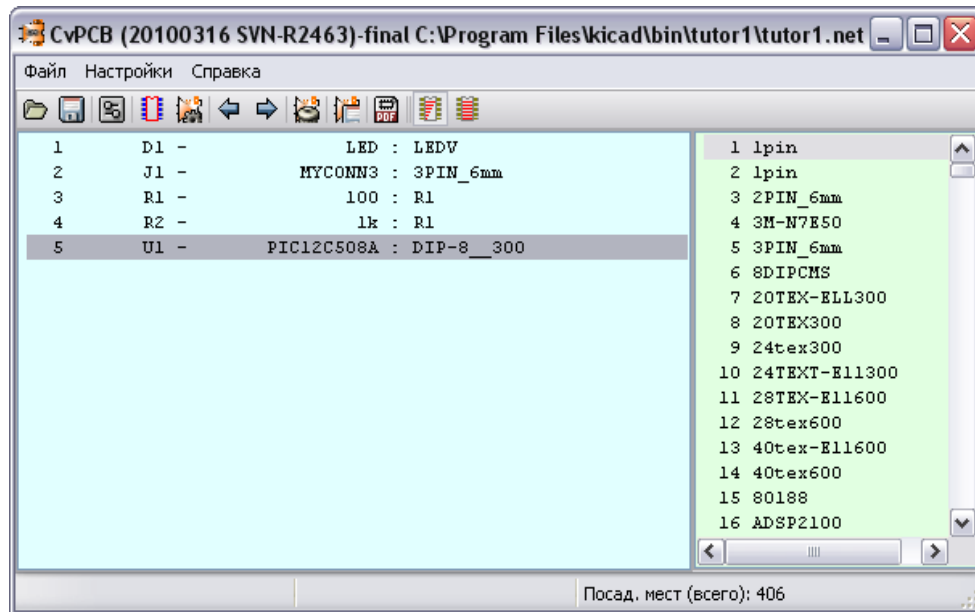
110.Щелкните клавишу **Список цепей**, затем по “**Сохранить**” для сохранения списка в файле tutor1.net.

111.Щелкните по кнопке “**Запустить Cypcb**” на верхней панели.

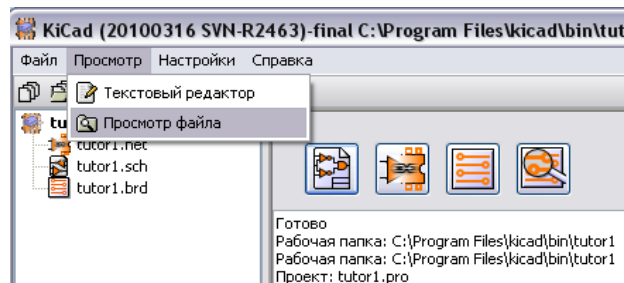


112.Программа Cypcb позволяет вам соединить (ассоциировать) компоненты с их посадочными местами (шаблонами цоколевки) на будущей печатной плате. При пуске программы выдается сообщение об отсутствии файла tutor1.cmp.

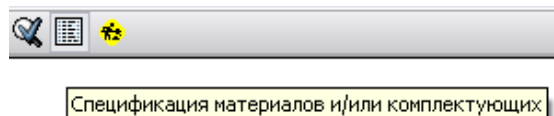
113.В светло-голубом окне (окне компонент) выберите “D1”, и прокрутите список вниз в светло-зеленом окне (окне посадочных мест модулей платы) к “LEDV”, и дважды щелкните по нему.



114. Для “J1” выберите цоколевку (footprint) “3PIN\_6mm”.
115. Для “R1” и “R2” выберите “R1” из светло зеленого окна.
116. Выберите dip-8\_300 для “U1”.
117. Щелкните по “Файл” / “Сохранить как”. Ранее выбранное имя файла “tutor1.net” списка цепей вполне подходит, поэтому щелкните по «Сохранить».
118. Сохраните проект схемы щелчком по “Файл” / “Сохранить весь проект схемы”.
119. Переключитесь в основное окно (окно менеджера) комплекса программ KiCad.
120. Выберите функцию **Просмотр / Просмотр файла**.



121. Если появляется сообщение об ошибке, выберите ваш текстовый редактор. Большинство компьютеров имеют «с:\windows\notepad.exe» (или «usr/bin/gedit»).
122. Выберите файл “tutor1.net”. Вы откроете ваш netlist-файл списка цепей схемы. Он описывает все соединения всех компонент и выводов введенной схемы.
123. Теперь вернемся в окно редактора схем “EeSchema”.
124. Чтобы создать перечень элементов схемы в формате BOM - bill of materials, щелкните по клавише **Спецификация материалов и/или комплектующих** на верхней панели.



125. Щелкните по клавише “ОК”, а затем по “Сохранить” (программа предлагает несколько вариантов формирования файла BOM в виде текстового списка или в табличном формате CSV).
126. Чтобы увидеть файл, повторите шаг 120 и выберите имя “tutor1.lst”.
127. Теперь для перехода в редактор проекта печатной платы щелкните по клавише **Запустить Pcbnew** верхней панели.

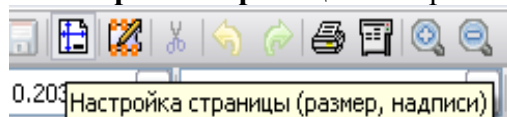


128. Откроется окно “Pcbnew”.

129. Щелкните по “ОК”, когда появится сообщение, что файл tutor1.brd не существует.

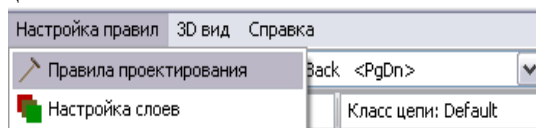
130. Щелкните по “Файл” / “Сохранить”.

131. Щелкните по клавише **Настройка страницы** на верхней панели.



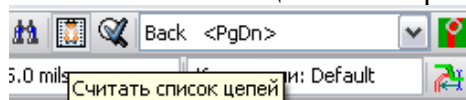
132. Выберите “Размер страницы” как “A4”, и введите “**Наименование**” как “Урок1”.

133. Выберите из меню функцию **Настройка правил / Правила проектирования**, которая позволяет задать ширину проводников, зазоры и размер возможных переходных отверстий (если в плате будет более одного слоя) для стандартного (по умолчанию) класса цепей печатной платы.



134. Установите значения так, чтобы они подходили к возможностям вашего производства печатных плат. Проконсультируйтесь с вашим производителем на этот счет. Для нашего примера увеличим зазор (clearance) до 0.0150”. Для этого используется панель «**Редактор классов цепей**». Смежную панель «**Общие правила проектирования**» используют для установки глобальных параметров проекта печатной платы, таких минимальная ширина проводника (дорожки). Это значение, по умолчанию, 0.008”.

135. Щелкните по клавише **Считать список цепей** на верхней панели.



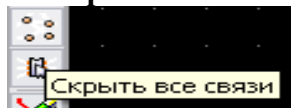
136. Щелкните по клавише “Прочитать текущий список” из файла цепей “tutor1.net”, а затем щелкните по клавише **Заккрыть**.

137. Компоненты будут расположены в верхнем левом углу, над страницей, прокрутите страницу, чтобы увидеть их.

138. После щелчка правой клавишей на посадочном месте компонента выберите функцию **Посадочное место / Переместить**, и позиционируйте его на середину страницы.

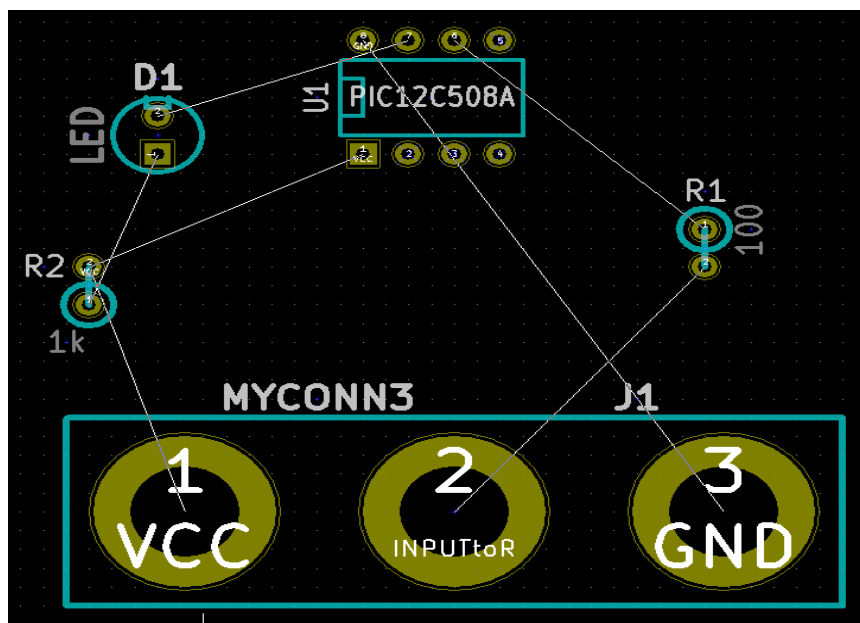
139. Повторите предыдущий шаг, пока все компоненты не окажутся на середине страницы.

140. Удостоверьтесь, что клавиша “**Скрыть все связи**” не включена.



141. Это отобразит ratsnest - сеть линий компонентов платы, показывающих, какие выводы соединены с какими.

142. Подвигайте компоненты вокруг, пока не минимизируется количество пересечений.

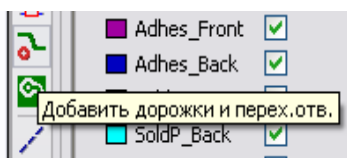


143. Если линии связи частично исчезнут, или экран станет не читаем, щелкните правой клавишей мышки и щелкните по **“Перерисовать”**.

*Следует заметить, что KiCad позволяет выполнить авто-размещение компонентов в поле печатной платы, но для этого нужно первоначально задать контур ее конструктива.*

144. Теперь мы разведем (растрассируем) соединения платы, исключая общий провод, на слое Front (сторона установки компонент, верхний слой).

145. Щелкните по клавише **“Добавить дорожки и переходные отверстия”** на правой панели инструментов.

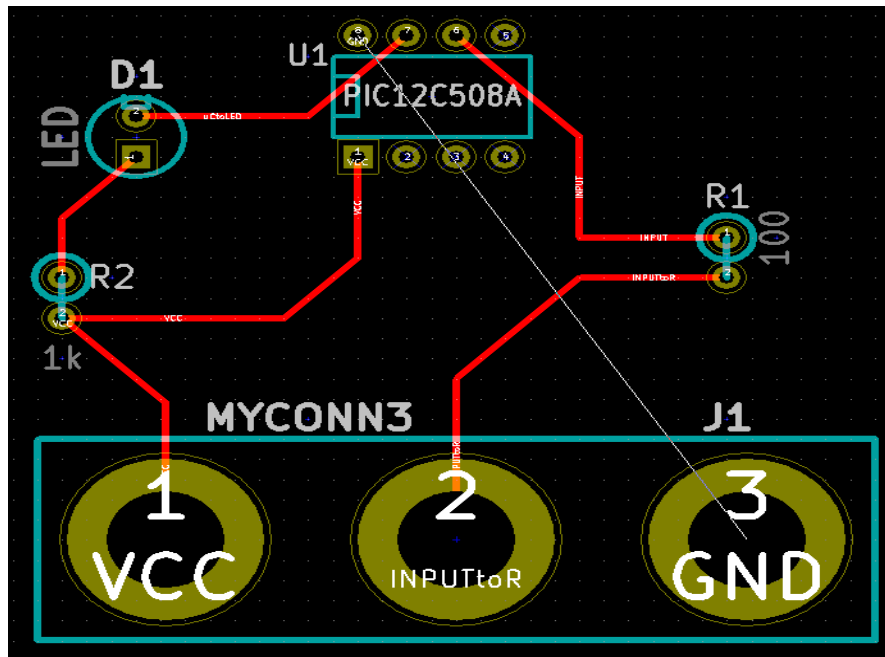


146. Выберите слой **Front** из выпадающего меню на верхней панели.

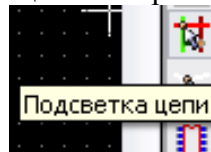


147. Щелкните на середине вывода 1 компонента **“J1”** и проведите дорожку к площадке **“R2”**.

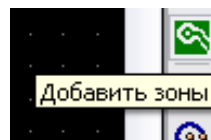
148. Повторите этот процесс, пока все проводники, исключая вывод 3 J1, не будут соединены.



149. В выпадающем меню верхней панели выберите **Back** (нижний слой).  
 150. Щелкните по клавише **Добавить дорожки и перех.отверстия** (шаг 145).  
 151. Нарисуйте дорожку между выводами 3 компонента J1 и выводом 8 U1.  
 152. Щелкните клавишу **Подсветка цепи** на правой панели.

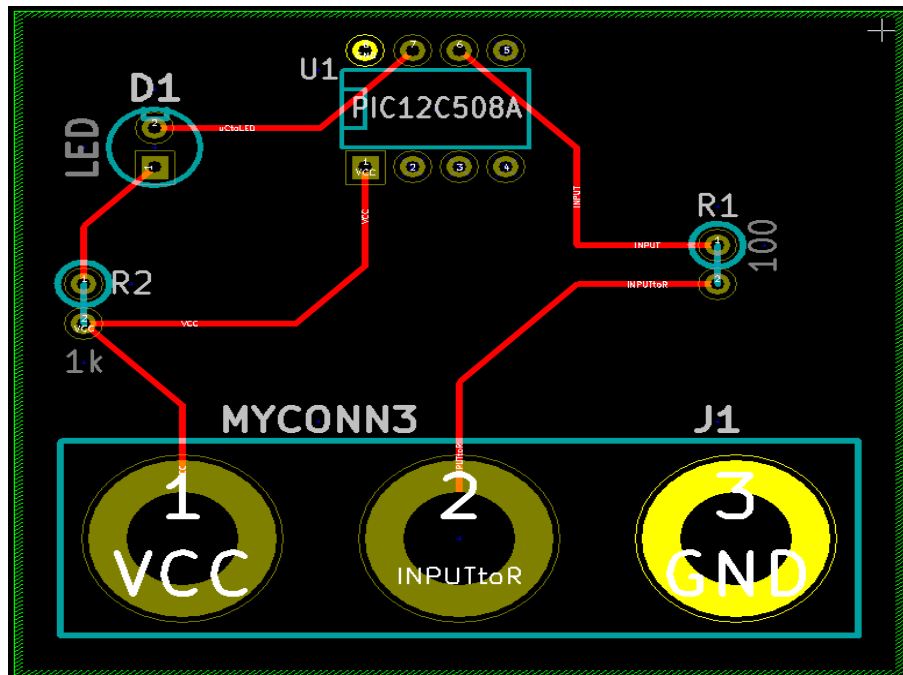


153. Щелкните по выводу 3 J1. Он станет желтым.  
 154. Щелкните клавишу **Добавить зоны** на правой панели (зона — многоугольная область металлизации).



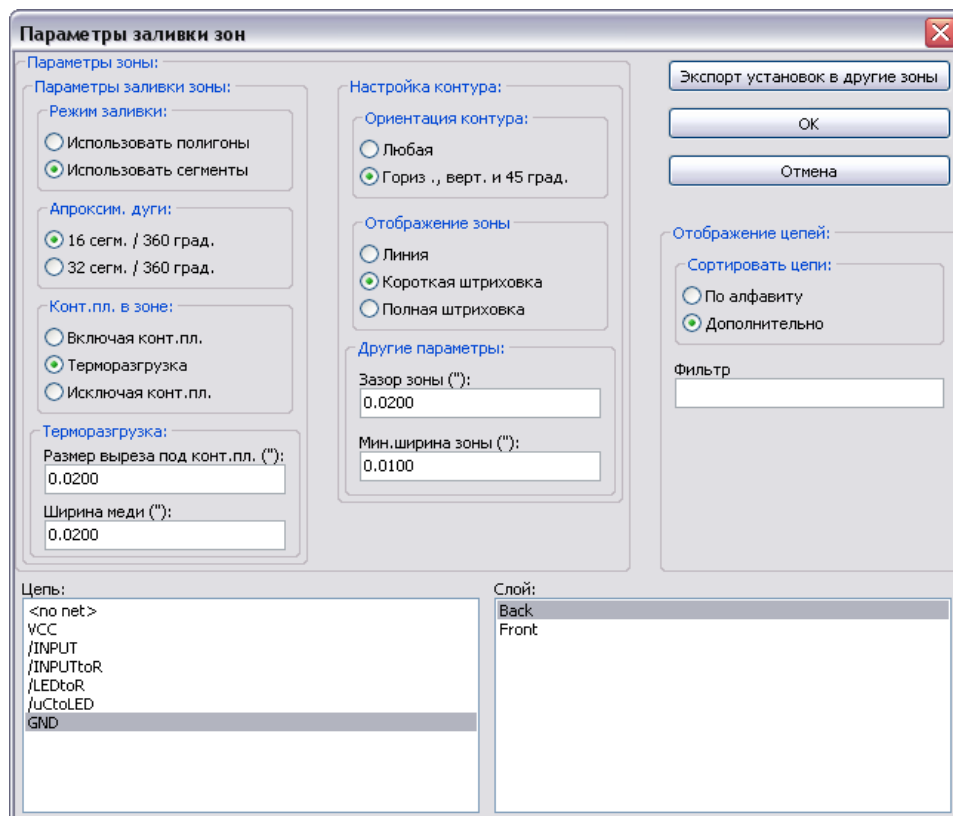
155. Обведите контуром плату.





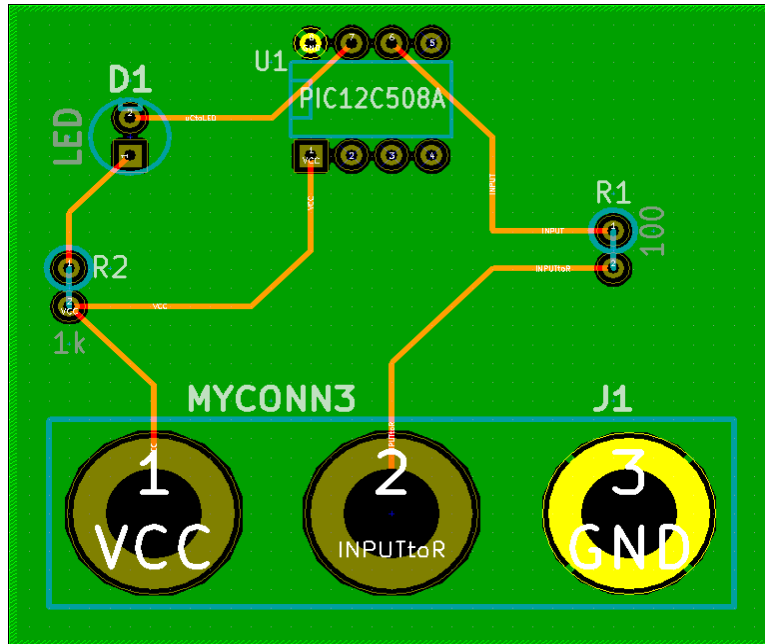
156. Щелкните правой клавишей мышки внутри контура пространства, которое только что отрисовали.

157. Щелкните по функции меню **Залить и перезалить все зоны**.

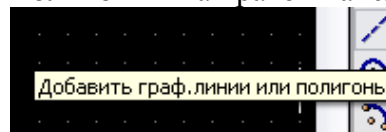


158. Выберите параметры площадок в зоне (терморазгрузка), ориентацию контура зоны и затем щелкните по "ОК".

159. Ваша плата должна выглядеть подобно этой.

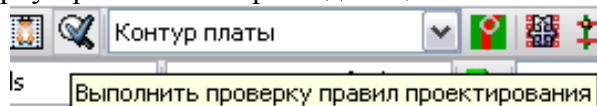


160. Теперь выберите слой **Контур платы** из выпадающего меню верхней панели или с помощью менеджера слоев справа экрана. Щелкните по клавише “**Добавить графические линии или полигоны**” на правой панели.



161. Обведите край платы, но помните, что нужно оставить небольшой промежуток между краем зеленого поля и краем платы.

162. Запустите проверку правильности разводки щелчком по “**Выполнить DRC**”.

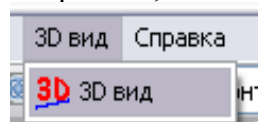


163. Щелкните по “**Старт DRC**”. Ошибок в зазорах быть не должно.

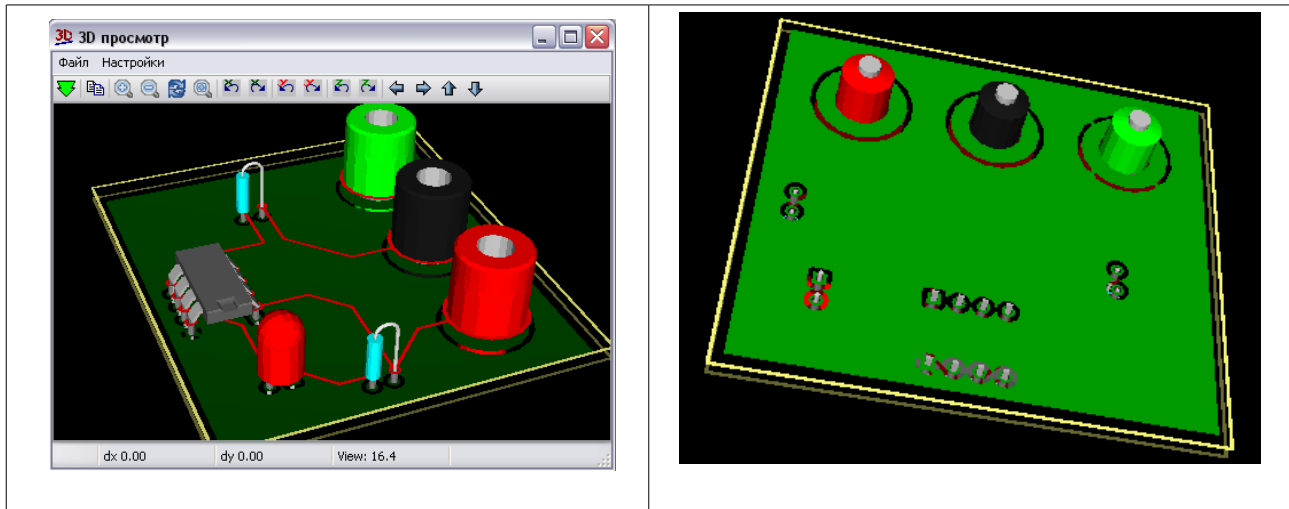
164. Щелкните по клавише «**Список не подсоединенных**». Не должно быть обрывов соединений.

165. Сохраните файл проекта платы щелчком по “**Файл**” / “**Сохранить**”.

166. Чтобы увидеть плату в трех измерениях, щелкните по «**3D вид**».



167. Вы можете мышкой крутить и поворачивать 3D-проект платы.



168. Ваша плата готова. Чтобы отправить ее производителю, вам нужно сгенерировать GERBER файлы фотошаблонов.

169. Выберите из меню функцию **Файл / Чертить**.

170. Выберите GERBER в качестве формата вывода и щелкните по клавише **Чертить**.

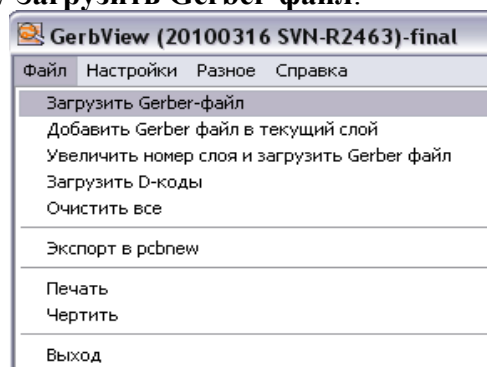
Сообщения:  
 Plot файл <C:\Program Files\kicad\bin\tutor1\tutor1-Back.gbl> создан  
 Plot файл <C:\Program Files\kicad\bin\tutor1\tutor1-Front.gtl> создан

171. Для просмотра файлов GERBER перейдите в основное окно KiCad.

172. Щелкните по клавише **“GerbView”**.



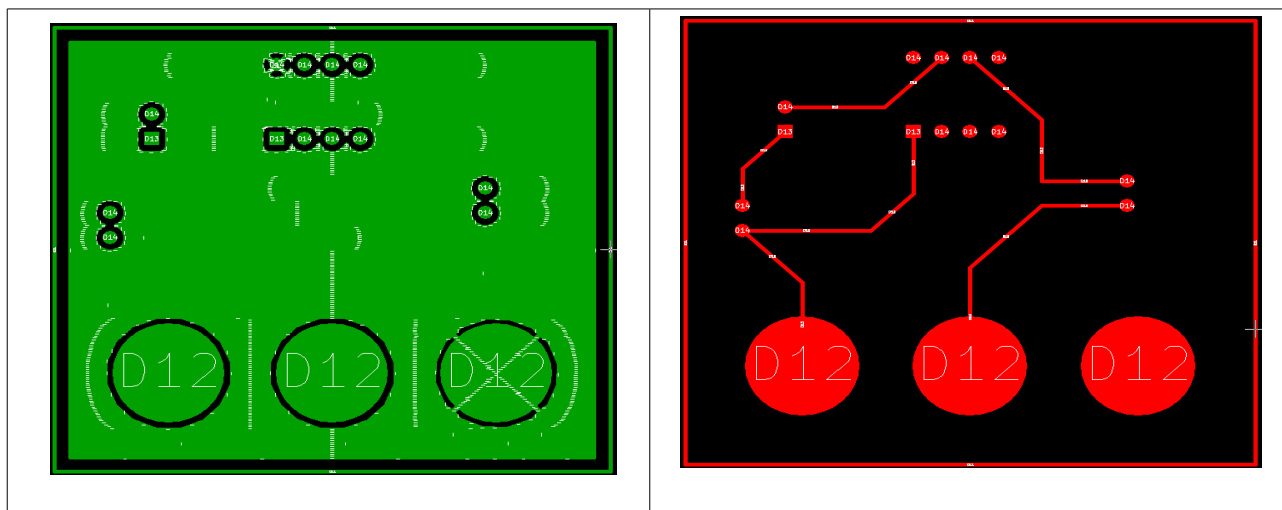
173. Щелкните по **Файл / Загрузить Gerber-файл**.



174. Выберите файл с именем “tutor1\_Back.gbl”, и затем **“Открыть”**.

175. В выпадающем меню или в менеджере слоев выберите **“Слой 2”**.

176. Повторите шаги 174 и 175, но на этот раз загрузите “tutor1\_Front.gtl” и «Слой 1»

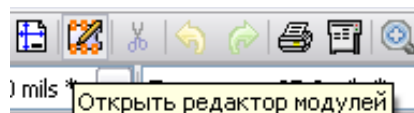


177. Таким путем вы можете проверить слои платы, которые будут отправлены для производства.

*Есть обширная библиотека шаблонов цоколевки (footprint library) в KiCad, однако вы можете обнаружить отсутствие нужного вам компонента в библиотеке KiCad. Следующие несколько шагов описывают создание шаблона для поверхностного монтажа в KiCad.*

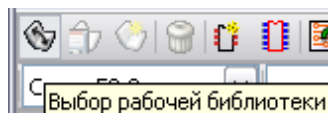
178. Чтобы создать новое посадочное место (footprint) для корпуса модуля платы вернитесь в программу “PCBnew”.

179. Щелкните по кнопке **Открыть редактор модулей** на верхней панели.



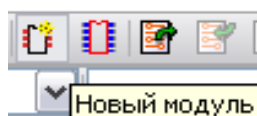
180. Этим открывается программа **Module Editor**.

181. Щелкните по **Выбрать рабочую библиотеку** на верхней панели.



182. Для этого упражнения выберите библиотеку “connect”.

183. Щелкните по клавише **Новый модуль** на верхней панели.



184. Введите “MYCONN3” в качестве “module reference (ссылка модуля)”.

185. В середине экрана появится этикетка “MYCONN3”.

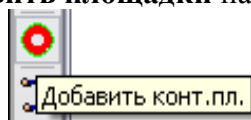
186. Под этикеткой будет “VAL\*\*”.

187. Щелкните правой клавишей мышки по “MYCONN3” и переместите над “VAL\*\*”.

188. После щелчка правой клавиши мышки по “VAL\*\*” выберите **“Свойства текста посадочного места”** и переименуйте в “SMD”.

189. Установите параметр **“Невидимый”**.

190. Выберите инструмент **Добавить площадки** на правой панели.

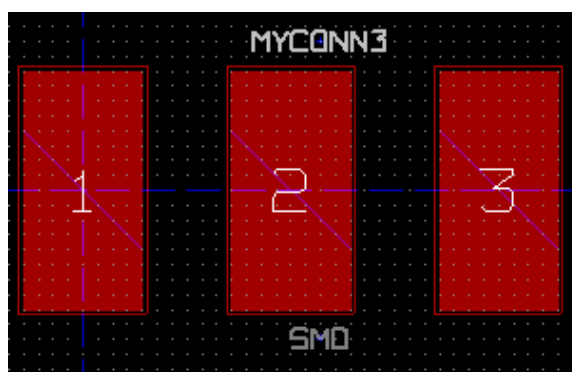


191.Щелкните по экрану для размещения площадки.

192.Щелкните правой клавишей на новой площадке и щелкните по функции  
**Редактировать КП.**

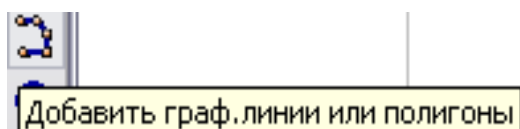
193.Установите “Номер КП” в “1”, “Позиция X” в “0.4”, “ Позиция Y” в “0.8”,  
“Форма” в “Прямоугольная”, а “Тип” в “SMD”. Щелкните по “Ok”.

194.Щелкните снова по “Добавить конт.пл.” и разместите еще две площадки.

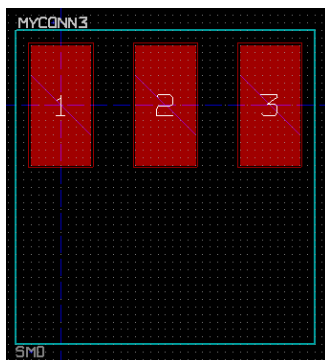


195.Переместите метки “MYCONN3” и “SMD” так, как показано выше.

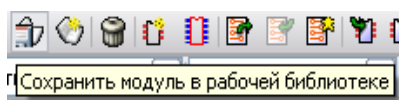
196.Щелкните по клавише **Добавить линии или полигоны** на правой панели.



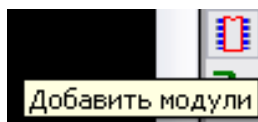
197.Нарисуйте контур разъема вокруг компонента.



198.Щелкните по кнопке **“Сохранить модуль в рабочей библиотеке”** на верхней панели.



199.Вы можете вернуться в Pcbnew и щелкнуть по кнопке **“Добавить модули”** на правой панели.



200.Щелкните по экрану, и окно имен модулей появится во всплывающем меню.

201.Выберите модуль **“MYCONN3”** и поместите в ваш проект печатной платы.

Это было краткое пошаговое руководство по основным возможностям комплекса программ для проектирования печатных плат KiCad. Более детальные инструкции вы найдете в файлах online-помощи в формате PDF (help file), которые доступны из каждой программы KiCad по команде **«Справка»**.

*Руководство обновлено на базе стабильной версии KiCAD-2010 (r2463-final)  
для русской ГОСТ-сборки системы KiCAD.  
25.03.2010*